

3.1

$$\text{Definire : } I \equiv x = y + b$$

$$c_1 \equiv y := y + 1$$

$$c_2 \equiv b := b - 1$$

$$\begin{array}{c}
 \overbrace{\begin{array}{l} I \Rightarrow I[\frac{b}{b-1}][\frac{y}{y+1}] \\ I[\frac{b}{b-1}] \Rightarrow I[\frac{b}{b-1}] \end{array}}^{\text{ASSIGN}} \xrightarrow{\substack{\{I[\frac{b}{b-1}][\frac{y}{y+1}]\} \\ c_1 \\ \{I[\frac{b}{b-1}]\}}} \text{ASSIGN} \\
 \xrightarrow{\substack{\{I\} c_1 \{I[\frac{b}{b-1}]\} \\ \{I[\frac{b}{b-1}]\} c_2 \{I\}}} \text{SEQ} \\
 \xrightarrow{\substack{\{I\} c_1; c_2 \{I\} \\ I \Rightarrow I}} \text{ASSIGN} \\
 \xrightarrow{\substack{\{I \wedge b \neq 0\} c_1; c_2 \{I\} \\ \text{WHILE}}} \text{ASSIGN} \\
 \xrightarrow{\substack{b = x \wedge y = 0 \wedge x \geq 0 \Rightarrow I \\ \{I\} \cup \{I \wedge b = 0\} \\ I \wedge b = 0 \Rightarrow x = y}} \text{ASSIGN} \\
 \{b = x \wedge y = 0 \wedge x \geq 0\} \cup \{x = y\}
 \end{array}$$

3.2

Sei $\mathcal{S}[[A]] = \text{wlp}(c, B)$.

① Ang. $\# \{A\} \subset \{B\}$.

Dann ex. $\sigma, \sigma' \in \text{Shale}$ mit:

$$\sigma \models A \text{ und } (\sigma, c) \Downarrow \sigma' \text{ und } \sigma' \# B.$$

Nach Var. wissen wir: $\sigma \in \text{wlp}(c, B)$.

Damit gilt also nach Def. für σ, σ' :

$$\sigma' \models B \quad \swarrow$$

□

② Sei $\{A'\} \subset \{B\}$ gültig.

Ang. $A' \not\Rightarrow A$. Dann ex. $\sigma \in \text{Shale}$ mit

$$\sigma \models A' \quad \text{und} \quad \sigma \not\models A. \quad (*)$$

Beachte: σ ex tatsächlich, da $A' \nmid \perp$ falsch (sonst \Rightarrow erfüllt).

Nach Var. gilt für alle $\sigma' \in \text{Shale}$:

$$\sigma \models A' \text{ und } (\sigma, c) \Downarrow \sigma' \implies \sigma' \models B.$$

Zusammen mit (*) bekommen wir für alle σ' :

$$(\sigma, c) \Downarrow \sigma' \implies \sigma' \models B.$$

Damit gilt: $\sigma \in \text{wlp}(c, B)$

Nach Var. also: $\sigma \in \mathcal{S}[[A]] \quad \swarrow_{zu *}$

□

- A3.3** zz: (a) W-- ist Turing vollständig.
 (b) Halteproblem in W-- ist unter Ann. entscheidbar.

ad a) • Kodiere TM M als Zählermaschine, das als W-- Program.
 \hookrightarrow Turing vollständig (Minsky'67)

Zählermaschinen bestehen aus:

- Kontrollregister pc
- k Register r_1, \dots, r_k über IN
- Programm: Sequenz s_1, \dots, s_n von Anweisungen
- Anweisungen:
 - $INC(i) \rightsquigarrow r_i := r_i + 1$
 - $DEC(i) \rightsquigarrow r_i := r_i - 1$
 - $JZ(i, j) \rightsquigarrow \text{if } (r_i = 0) \{ pc' = j \}$

Als W-- Program:

```

pc = 01
while (pc < n) {
    pc' := pc + 1;
    :
    if pc = 100 i then ... else skip fi
    :
    pc := pc';
  }
  
```

\rightarrow Kodine Anweisung wie oben.

• Alternativ Kodiere TM M direkt als W-- Program.

\hookrightarrow 1 Variable für Kontrollzustand

\hookrightarrow 3 Variablen für Band: x, y, z

- x : Band vor Kopf
- y : Kopf-Zelle
- z : Band nach Kopf

| Kodine Band über {0,1} als
 Intiger \rightarrow Binär encoding
 $\hookrightarrow \cancel{x}, \cancel{y}, \cancel{z}$
 $\hookrightarrow x: \text{LSB}, z: \text{MSB}$

ad (b)) Prinzip, ob TM M auf Eingabe x hält.
Sei M' eine TM, die M auf x ausführt.
Kodiere M' als Programm c.

Dann prüke $c \in \{ \text{true} \} \cup \{ \text{false} \}$.

Falls valide, dann terminiert M' nicht,
d.h. M auf x endet nicht.

□

$$3.4 \cdot vc(\{A\} \odot \{B\}) = vc(\{I_1 \mid a > 0\} \textcircled{4}; \textcircled{5}; \textcircled{3} \{I_1\})$$

$$\cup \left\{ \underbrace{A \rightarrow I_1}_{\checkmark}, \underbrace{I_1 \mid a \leq 0 \rightarrow B}_{\checkmark} \right\}$$

$$\cdot vc(\{I_1 \mid a > 0\} \textcircled{4}; \textcircled{5}; \textcircled{3} \{I_1\})$$

$$= vc(\{I_1 \mid a > 0\} \textcircled{4} \{ \underbrace{\text{pred}(\textcircled{3}; \textcircled{4}, I_1)}_{\cong \text{pred}(\textcircled{5}, \text{pred}(\textcircled{3}, I_1))} \}) \cup vc(\{ \underbrace{\text{pred}(\textcircled{4}; \textcircled{5})}_{\cong I_2} \textcircled{5}; \textcircled{3} \{I_1\})$$

$$\cong I_2$$

$$\cdot vc(\{I_1 \mid a > 0\} \textcircled{4} \{I_2\}) = \{ \underbrace{I_1 \mid a > 0 \rightarrow \overbrace{I_2 \left[\frac{b}{a} \right]}^{H I_1 \mid a > 0}}_{\checkmark} \} = \{ \underbrace{\text{true}}_{\checkmark} \}$$

$$\cdot vc(\{I_2\} \textcircled{5}; \textcircled{3} \{I_1\}) = vc(\{I_2\} \textcircled{5} \{ \text{pred}(\textcircled{3}, I_1) \})$$

$$\cup vc(\{ \underbrace{\text{pred}(\textcircled{3}, I_1)}_{I_1 \left[\frac{a}{a-1} \right]} \} \textcircled{5} \{I_1\})$$

$$\cdot vc(\{I_1 \left[\frac{a}{a-1} \right]\} \textcircled{5} \{I_1\}) = \{ \underbrace{I_1 \left[\frac{a}{a-1} \right] \rightarrow I_1 \left[\frac{a}{a-1} \right]}_{\checkmark} \}$$

$$\cdot \cancel{vc(\{I_1 \left[\frac{a}{a-1} \right]\} \textcircled{5})}$$

$$\cdot vc(\{I_2\} \textcircled{5} \{I_1 \left[\frac{a}{a-1} \right]\}) = vc(\{I_2 \mid a \neq b\} \textcircled{7}; \textcircled{8} \{I_2\})$$

$$\cup \left\{ \underbrace{I_2 \rightarrow I_2}_{\checkmark}, \underbrace{I_2 \mid a = b \rightarrow I_2 \left[\frac{a}{a-1} \right]}_{\checkmark} \right\}$$

$$\cdot vc(\{I_2 \mid a \neq b\} \textcircled{7}; \textcircled{8} \{I_2\}) = vc(\{I_2 \mid a \neq b\} \textcircled{7} \{ \text{pred}(\textcircled{8}, I_2) \})$$

$$\cup vc(\{ \underbrace{\text{pred}(\textcircled{8}, I_2)}_{\cong I_2 \left[\frac{b}{b+1} \right]} \} \textcircled{8} \{I_2\})$$

$$\cdot vc(\{I_2 \mid a \neq b\} \textcircled{7} \{I_2 \left[\frac{b}{b+1} \right]\}) = \{ \underbrace{I_2 \mid a \neq b \rightarrow I_2 \left[\frac{b}{b+1} \right] \left[\frac{c}{c+1} \right]}_{\checkmark} \}$$

$$\cdot vc(I_2 \left[\frac{b}{b+1} \right] \textcircled{8} \{I_2\}) = \{ \underbrace{I_2 \left[\frac{b}{b+1} \right] \rightarrow I_2 \left[\frac{b}{b+1} \right]}_{\checkmark} \}$$